

# UNIVERSIDADE ESTADUAL DE CAMPINAS

## EDITAL

### CARGO DE PROFESSOR DOUTOR - MS-3

A Universidade Estadual de Campinas, através da Secretaria Geral, torna pública a abertura de inscrições para o concurso público de provas e títulos, para provimento de 01 cargo de Professor Doutor, nível MS-3, em RTP, com opção preferencial para o RDIDP, nos termos do item 2, na área de Engenharia de Computação, nas disciplinas EA-072 Inteligência Artificial em Aplicações Industriais e EA-772 Circuitos Lógicos, do Departamento de Engenharia de Computação e Automação Industrial da Faculdade de Engenharia Elétrica e de Computação da Universidade Estadual de Campinas.

#### **1. DO REQUISITO MÍNIMO PARA INSCRIÇÃO**

1.1. Poderá se inscrever no concurso o candidato que, no mínimo, seja portador do Título de Doutor.

#### **2. DO REGIME DE TRABALHO**

2.1. Nos termos do artigo 109 do Estatuto da UNICAMP, o Regime de Dedicção Integral à Docência e à Pesquisa (RDIDP) é o regime preferencial do corpo docente e tem por finalidade estimular e favorecer a realização da pesquisa nas diferentes áreas do saber e do conhecimento, assim como, correlatamente, contribuir para a eficiência do ensino e para a difusão de idéias e conhecimento para a comunidade.

2.2. Ao se inscrever no presente concurso público o candidato fica ciente e concorda que, no caso de admissão, poderá ser solicitada, a critério da Congregação da Unidade, a apresentação de plano de pesquisa, que será submetido à Comissão Permanente de Dedicção Integral à Docência e à Pesquisa - CPDI - para avaliação de possível ingresso no Regime de Dedicção Integral à Docência e à Pesquisa - RDIDP.

2.3. O Regime de Dedicção Integral à Docência e à Pesquisa (RDIDP) está regulamentado pela Deliberação CONSU-A-02/01, cujo texto integral está disponível no sítio [http://www.pg.unicamp.br/mostra\\_norma.php?consolidada=S&id\\_norma=2684](http://www.pg.unicamp.br/mostra_norma.php?consolidada=S&id_norma=2684)

2.4. O aposentado na carreira docente aprovado no concurso público somente poderá ser admitido no Regime de Turno Parcial (RTP), vedada a extensão ao Regime de Dedicção Integral à Docência e à Pesquisa (RDIDP), conforme Deliberação CONSU-A-08/2010.

2.5. A remuneração inicial para o cargo de Professor Doutor da Carreira do Magistério Superior é a seguinte:

- a) RTP - R\$ 1.423,29
- b) RTC - R\$ 3.612,91
- c) RDIDP - R\$ 8.211,02

#### **3. DAS INSCRIÇÕES**

3.1. As inscrições serão recebidas todos os dias úteis compreendidos dentro do prazo de 30 (trinta) dias, a contar da publicação deste edital no Diário Oficial do Estado - DOE -, no horário das 09 às 12 e das 14 às 17 horas, na Secretaria da(o) Faculdade de Engenharia Elétrica e de Computação, situada(o) na Cidade Universitária "Zeferino Vaz", Barão Geraldo. Endereço: Av. Albert Einstein, 400, Campinas - SP

3.2. A inscrição será efetuada mediante requerimento dirigido ao Diretor da Faculdade de Engenharia Elétrica e de Computação, contendo nome, domicílio e profissão, acompanhado dos seguintes documentos:

- a) prova de que é portador do título de doutor de validade nacional. Para fins de inscrição, o candidato poderá apresentar apenas a ata da defesa de sua Tese de Doutorado, sendo que a comprovação do título de Doutor será exigida por ocasião da admissão. Os candidatos que tenham obtido o título de Doutor no exterior, caso aprovados, deverão obter, durante o período probatório, o reconhecimento do referido título para fins de validade nacional, sob pena de demissão;
- b) documento de identificação pessoal, em cópia;

c) sete exemplares de memorial, com o relato das atividades realizadas e a comprovação dos trabalhos publicados e demais informações, que permitam avaliação dos méritos do candidato, a saber:

- c.1. títulos universitários;
- c.2. curriculum vitae et studiorum;
- c.3. atividades científicas, didáticas e profissionais;
- c.4. títulos honoríficos;
- c.5. bolsas de estudo em nível de pós-graduação;
- c.6. cursos frequentados, congressos, simpósios e seminários dos quais participou.

d) um exemplar ou cópia de cada trabalho ou documento mencionado no memorial;

e) sete exemplares do Plano de Trabalho, observados os itens 5.2.4 e 5.2.5.

3.2.1. O memorial poderá ser aditado, instruído ou completado até a data fixada para o encerramento das inscrições.

3.2.2. O candidato portador de necessidades especiais, temporária ou permanente, que precisar de condições especiais para se submeter às provas deverá solicitá-las por escrito no momento da inscrição, indicando as adaptações de que necessita.

3.3. Recebida a documentação e satisfeitas as condições do edital, a Secretaria da Unidade encaminhará o requerimento de inscrição com toda a documentação ao Diretor da Faculdade de Engenharia Elétrica e de Computação, que a submeterá ao Departamento, ou a outra instância competente, definida pela Congregação da Unidade a que estiver afeta a área em concurso, tendo este o prazo de 15 dias para emitir parecer circunstanciado sobre o assunto.

3.3.1. O parecer de que trata o subitem anterior será submetido à Congregação da Unidade, que encaminhará o requerimento de inscrição com toda a documentação à deliberação da Câmara de Ensino Pesquisa e Extensão - CEPE.

3.3.2. O requerimento de inscrição no concurso será deferido se o candidato obtiver o voto favorável da maioria absoluta dos membros presentes na Sessão da CEPE.

3.4. Os candidatos que tiveram os requerimentos de inscrição deferidos serão notificados a respeito da composição da Comissão Julgadora e seus suplentes, bem como do calendário fixado para as provas e do local de sua realização, por meio de edital a ser publicado no Diário Oficial do Estado, com antecedência mínima de 30 (trinta) dias do início das provas.

#### **4. DA COMISSÃO JULGADORA**

4.1. A Comissão Julgadora será constituída de 05 (cinco) membros titulares e 02 (dois) suplentes, portadores, no mínimo, do Título de Doutor, cujos nomes serão indicados pela Congregação da Unidade e aprovados pela CEPE.

4.1.2. Pelo menos dois membros da Comissão Julgadora deverão ser externos à Unidade ou pertencer a outras instituições.

4.2. Poderão integrar a Comissão Julgadora profissionais de reconhecida competência na disciplina ou conjunto de disciplinas em concurso, pertencentes a instituições técnicas, científicas ou culturais do país ou do exterior.

4.3. Caberá à Comissão Julgadora examinar os títulos apresentados, conduzir as provas do concurso e proceder às arguições a fim de fundamentar parecer circunstanciado, classificando os candidatos.

#### **5. DAS PROVAS**

5.1. O concurso constará das seguintes provas:

- a) prova específica (peso 1,0);
- b) prova de títulos (peso 1,0);
- c) prova de arguição (peso 1,0);
- d) prova didática (peso 1,0).

5.2. A prova específica consistirá de:

a) uma prova escrita dissertativa, que versará sobre assunto de ordem geral e doutrinária, relativa ao conteúdo do programa das disciplinas ou conjunto de disciplinas em concurso. As questões da prova escrita dissertativa serão elaboradas pela Comissão Julgadora. Esta parte da prova corresponderá a 60% da nota da prova específica;

b) prova de Plano de Trabalho. Esta parte da prova corresponderá a 40% da nota da prova específica;

5.2.1. No início da prova específica, a Comissão Julgadora fará a leitura da(s) questão(ões) da prova escrita dissertativa, concedendo o prazo de 50 (cinquenta) minutos para que os candidatos consultem seus livros, periódicos ou outros documentos bibliográficos.

5.2.2. Findo o prazo estabelecido no item 5.2.1 não será mais permitida a consulta de qualquer material, e a prova específica escrita terá início, com duração de 03 (três) horas para a redação da(s) resposta(s).

5.2.3. As anotações efetuadas durante o período de consulta previsto no item 5.2.1 poderão ser utilizadas no decorrer da prova específica, devendo ser rubricadas por todos os membros da Comissão Julgadora e anexadas na folha de resposta.

5.2.4. O Plano de Trabalho deverá conter:

I - a visão do candidato a respeito das perspectivas das atividades de ensino, pesquisa e de extensão universitária na área de Engenharia de Computação;

II - a proposta de atuação do candidato dentro desta perspectiva.

5.2.5. O Plano de Trabalho não poderá conter mais do que 20 (vinte) páginas, incluindo possíveis referências, e será entregue pelo candidato no ato de sua inscrição.

5.2.6. O Plano de Trabalho elaborado pelo candidato será apreciado pela Comissão Julgadora, sob a óptica de sua contribuição à área de Engenharia de Computação. Serão consideradas nessa análise:

I - relevância da proposta para a criação ou consolidação do conhecimento/ competência em temas de fronteira ou estratégicos, no âmbito das áreas de ensino, pesquisa e extensão da FEEC;

II - compatibilidade entre a proposta e o memorial do candidato;

III - viabilidade da implementação e execução da proposta.

5.2.7. A prova de Plano de Trabalho será feita sob a forma de diálogo, respeitado o limite máximo de 1 (uma) hora para cada candidato. O candidato será interpelado pela Comissão Julgadora sobre o Plano de Trabalho apresentado na inscrição, analisando-se sua consistência com a área do concurso e o memorial do candidato.

5.3. Na prova de títulos a Comissão Julgadora apreciará o memorial elaborado e comprovado pelo candidato.

5.3.1. Os membros da Comissão Julgadora terão o prazo máximo de 24 (vinte e quatro) horas para emitir o julgamento da prova de títulos.

5.4. Na prova de arguição o candidato será interpelado pela Comissão Julgadora sobre a matéria do programa da disciplina ou conjunto de disciplinas em concurso e/ou sobre o memorial apresentado na inscrição.

5.4.1. Na prova de arguição cada integrante da Comissão Julgadora disporá de até 30 minutos para arguir o candidato que terá igual tempo para responder às questões formuladas.

5.4.2. Havendo acordo mútuo, a arguição poderá ser feita sob forma de diálogo, respeitado, porém, o limite máximo de 01 (uma) hora para cada arguição.

5.5. A prova didática versará sobre o programa de disciplina ou conjunto de disciplinas ministradas na Universidade no ano anterior ao concurso (Anexo I) e nela o candidato deverá revelar cultura aprofundada no assunto.

5.5.1. A matéria para a prova didática será sorteada com 24 (vinte e quatro) horas de antecedência, de uma lista de 10 (dez) pontos, organizada pela Comissão Julgadora.

5.5.2. A prova didática terá duração de 50 (cinquenta) a 60 (sessenta) minutos, e nela o candidato desenvolverá o assunto do ponto sorteado, vedada a simples leitura do texto da aula, mas facultando-se, com prévia aprovação da Comissão Julgadora, o emprego de roteiros, apontamentos, tabelas, gráficos, diapositivos ou outros recursos pedagógicos utilizáveis na exposição.

5.6. As provas orais do presente concurso público serão realizadas em sessão pública. É vedado aos candidatos assistir às provas dos demais candidatos.

5.7. A Comissão Julgadora poderá ou não descontar pontos quando o candidato não atingir o tempo mínimo ou exceder o tempo máximo pré-determinado para as provas didática e de arguição.

## **6. DA AVALIAÇÃO E JULGAMENTO DAS PROVAS**

6.1. As provas de títulos, arguição, didática e específica terão caráter classificatório.

6.1.1. A prova específica também terá caráter eliminatório, caso tenham se inscrito mais de 08 (oito) candidatos.

6.1.1.2. Ao final da prova específica cada examinador atribuirá ao candidato uma nota de 0 (zero) a 10 (dez), considerando o previsto no item 5.2 deste edital.

6.1.1.3. Após a atribuição das notas, o resultado da prova específica será imediatamente proclamado pela Comissão Julgadora em sessão pública.

6.1.1.4. Serão considerados aprovados na prova específica os candidatos que obtiverem notas iguais ou superiores a 07 (sete), de, no mínimo, 03 (três) dos 05 (cinco) examinadores.

6.1.1.5. Somente participarão das demais provas do concurso público os candidatos aprovados na prova específica.

6.1.1.6. As notas atribuídas na prova específica por cada um dos examinadores aos candidatos aprovados serão computadas ao final do concurso público para fins de classificação, nos termos do item 6.3 deste edital.

6.2. Ao final de cada uma das provas previstas nas alíneas "b", "c" e "d" do subitem 5.1 deste edital, cada examinador atribuirá ao candidato uma nota de 0 (zero) a 10 (dez).

6.2.1. As notas de cada prova serão atribuídas individualmente pelos integrantes da Comissão Julgadora e colocadas em envelope lacrado e rubricado, após a realização de cada prova. Ao final de todas as provas do concurso, em sessão pública, os envelopes serão abertos pela Comissão Julgadora.

6.3. Ao término das provas, cada candidato terá de cada examinador uma nota final, que será a média ponderada das notas atribuídas pelo examinador ao candidato.

6.3.1. As notas finais serão calculadas até a casa dos centésimos, desprezando-se o algarismo de ordem centesimal, se inferior a cinco e aumentando-se o algarismo da casa decimal para o número subsequente, se o algarismo da ordem centesimal for igual ou superior a cinco.

6.3.2. Cada examinador fará a classificação dos candidatos pela seqüência decrescente das notas finais por ele apuradas e indicará o(s) candidato(s) para preenchimento da(s) vaga(s) existente(s), de acordo com as notas finais obtidas nos termos do item anterior. O próprio examinador decidirá os casos de empate, com critérios que considerar pertinentes.

6.4. A Comissão Julgadora, em sessão reservada, depois de divulgadas as notas e apurados os resultados, emitirá parecer circunstanciado sobre o resultado do concurso justificando a indicação feita, da qual deverá constar tabela e/ou textos contendo as notas, as médias e a classificação dos candidatos. Também deverão constar do relatório os critérios de julgamento adotados para avaliação de cada uma das provas. Todos os documentos e anotações feitas pela Comissão Julgadora para atribuição das notas deverão ser anexados ao processo do presente concurso público.

6.4.1. Ao relatório da Comissão Julgadora poderão ser acrescentados relatórios individuais de seus membros.

6.5. O resultado do concurso será imediatamente proclamado pela Comissão Julgadora em sessão pública.

6.5.1. Serão considerados habilitados os candidatos que obtiverem, da maioria dos examinadores, nota final mínima sete.

6.5.2. Será indicado para nomeação o candidato que obtiver o primeiro lugar, isto é, maior número de indicações da Comissão Julgadora.

6.5.3. O empate nas indicações será decidido pela Comissão Julgadora, prevalecendo sucessivamente a média geral obtida e o maior título universitário. Persistindo o empate a decisão caberá, por votação, à Comissão Julgadora. O presidente terá voto de desempate, se couber.

6.5.4. Excluído o candidato em primeiro lugar, procedimento idêntico será efetivado para determinação do candidato aprovado em segundo lugar, e assim subsequentemente até a classificação do último candidato aprovado.

6.5.4.1. Para as classificações seguintes deverão ser desconsideradas as indicações do candidato já classificado e considerada a ordem de classificação feita por cada um dos examinadores para os candidatos remanescentes.

6.6. As sessões de que tratam os itens 6.2.1 e 6.5 serão realizadas no mesmo dia em horários previamente divulgados.

6.7. O parecer da Comissão Julgadora será submetido à Congregação da Faculdade de Engenharia Elétrica e de Computação, que só poderá rejeitá-lo, no todo ou em parte, por 2/3 (dois terços) de seus membros presentes, quando unânime, ou por maioria absoluta, também de seus membros presentes, quando o parecer apresentar apenas três assinaturas concordantes dos membros da Comissão Julgadora.

6.8. O resultado final do concurso será submetido à homologação da Câmara de Ensino, Pesquisa e Extensão - CEPE.

6.9. A relação dos candidatos aprovados será publicada no Diário Oficial do Estado, com as respectivas classificações.

## **7. DA ELIMINAÇÃO**

7.1. Será eliminado do concurso público o candidato que:

- a) Deixar de atender às convocações da Comissão Julgadora;
- b) Não comparecer ao sorteio do ponto da prova didática;
- c) Não comparecer a qualquer uma das provas, exceto a prova de títulos.

## **8. DO RECURSO**

8.1. O candidato poderá interpor recurso contra o resultado do concurso, exclusivamente de nulidade, ao Conselho Universitário, no prazo de 05 (cinco) dias, a contar da publicação prevista no item 6.9 deste edital.

8.1.1. O recurso deverá ser protocolado na Secretaria Geral da UNICAMP.

8.1.2. Não será aceito recurso via postal, via fac-símile ou correio eletrônico.

8.1.3. Recursos extemporâneos não serão recebidos.

8.2. O resultado do recurso será divulgado no site da Secretaria Geral da UNICAMP ([www.sg.unicamp.br](http://www.sg.unicamp.br))

## **9. DAS DISPOSIÇÕES FINAIS**

9.1. A inscrição do candidato implicará o conhecimento e a tácita aceitação das normas e condições estabelecidas neste Edital, em relação às quais o candidato não poderá alegar qualquer espécie de desconhecimento.

9.2. As convocações, avisos e resultados do concurso serão publicados no Diário Oficial do Estado e estarão disponíveis no site [www.sg.unicamp.br](http://www.sg.unicamp.br), sendo de responsabilidade exclusiva do candidato o seu acompanhamento.

9.3. Se os prazos de inscrição e/ou recurso terminarem em dia em que não há expediente na Universidade, no sábado, domingo ou feriado, estes ficarão automaticamente prorrogados até o primeiro dia útil subsequente.

9.4. O prazo de validade do concurso se inicia na data de publicação no Diário Oficial do Estado da homologação dos resultados pela CEPE, expirando-se com a posse do candidato aprovado.

9.5. A critério da Unidade de Ensino e Pesquisa, ao candidato aprovado e admitido poderão ser atribuídas outras disciplinas além das referidas na área do concurso, desde que referentes à área do concurso ou de sua área de atuação.

9.6. O candidato aprovado e admitido somente será considerado estável após o cumprimento do estágio probatório, referente a um período de 03 (três) anos de efetivo exercício, durante o qual será submetido à avaliação especial de desempenho, conforme regulamentação prevista pela Universidade.

9.7. Até 60 (sessenta) dias após a publicação da homologação do concurso o candidato poderá solicitar a retirada dos memoriais (item 3.2.c) entregues no ato da inscrição e que não foram utilizados pela Comissão Julgadora, mediante requerimento protocolado na Secretaria da Faculdade de Engenharia Elétrica e de Computação. Após este prazo, se não retirados, os memoriais poderão ser descartados.

9.8. O presente concurso obedecerá às disposições contidas na Deliberação CONSU-A-03/03.

9.8.1. Cópia(s) da(s) Deliberação(ões) mencionada(s) poderá(ão) ser obtida(s) no site [www.sg.unicamp.br](http://www.sg.unicamp.br) ou junto a Secretaria da Faculdade de Engenharia Elétrica e de Computação, que poderá prestar quaisquer outras informações relacionadas ao concurso público.

9.9. Os itens deste edital poderão sofrer eventuais alterações, atualizações ou acréscimos enquanto não consumada a providência ou evento que lhes disser respeito, até a data de

convocação para a prova correspondente, circunstância que será mencionada em Edital ou Aviso a ser publicado.

#### Anexo I - Programas das Disciplinas

### **EA-072 INTELIGÊNCIA ARTIFICIAL EM APLICAÇÕES INDUSTRIAIS**

#### **Ementa**

Resolução de problemas. Fundamentos lógicos matemáticos. Lógica proposicional e Lógica de primeira ordem. Representação do conhecimento. Mecanismos de inferência. Aprendizagem. Linguagens para implementação. Inteligência computacional. Aplicações.

#### **Ementa Detalhada**

- 1 - Introdução histórica, mostrando as origens das ciências da cognição e a evolução da inteligência artificial. Inteligência computacional e computação flexível.
- 2 - Agentes inteligentes: Definições; arquiteturas; comunicação; exemplos.
- 3 - Resolução de Problemas: Conceitos básicos para o enfoque solução de problemas como uma busca em um espaço de estado; métodos de solução; sistemas de produção; decomposição de problemas; árvores e grafos; algoritmos de busca; busca heurística.
- 4 - Representação do Conhecimento: Lógica proposicional (revisão); lógica de primeira ordem: representação de conhecimento; quantificadores universal e existencial; cláusulas; resolução em lógica proposicional; algoritmo de unificação; resolução em lógica de primeira ordem; mecanismos de encadeamento direto e reverso, sistemas baseados em regras; implementação; redes semânticas e frames.
- 5 - Inteligência computacional: lógica nebulosa, redes neurais, algoritmos genéticos e computação evolutiva.
- 6 - Aplicações.

#### **Bibliografia**

- RUSSELL, S. and NORVIG, P. Artificial Intelligence: A Modern Approach. Prentice-Hall, 1995.  
PEDRYCZ, W. and GOMIDE, F. An Introduction to Fuzzy Sets: Analysis and Design. MIT Press, 1998.  
WINSTON, P. Artificial Intelligence, Third Edition Addison Wesley, 1993.  
WINSTON, P. and HORN, B. LISP. Third Edition. Addison-Wesley, 1989.  
BRATKO, I. Prolog Programming for Artificial Intelligence. Addison Wesley, 1986.

### **EA-772 CIRCUITOS LÓGICOS**

#### **Ementa**

Conceitos lógicos. Circuitos básicos. Minimização de funções Booleanas. Sistemas de numeração. Aritmética binária. Códigos. Circuitos a contatos. Síntese de circuitos combinacionais. Circuitos de memória. Circuitos sequenciais. Projeto de circuitos sequenciais. Considerações sobre a velocidade de operação dos circuitos digitais.

#### **Ementa Detalhada**

- 1- Álgebra de Boole: Postulados. Teoremas fundamentais, entre outros: Lei da Idempotência, Lei da Involução, Lei da Absorção e Lei De Morgan.
- 2- Especificação de circuitos combinacionais: Definição de circuitos combinacionais. Especificação de alto nível. Especificação binária. Representação de caracteres: código ASCII e EBCDIC. Representação de números inteiros positivos: sistema de numeração; código BCD, código Gray, código Excesso-3; código 2421 e código 2-entre-5. Especificação binária de sistemas combinacionais: Expressões e portas lógicas (OR, NOR, AND, NAND, NOT, XOR e XNOR). Características e capacidade de circuitos integrados: Conceituação de circuito integrado. Representação de variáveis binárias. Estrutura e operação de portas CMOS. Chaves do tipo n e do tipo p. Portas NOR, NAND, NOR. Atraso de propagação. Margem de Ruído. Circuitos com saída tri-state.
- 3- Análise de circuitos combinacionais: Definição de redes de portas. Descrição e caracterização de redes de portas lógicas.

- 4- Projeto de circuitos combinacionais: Redes mínimas de dois níveis. Minimização de soma de produtos e produtos de somas. Mapas de Karnaugh. Método de Quine McCluskey.
- 5- Especificação de circuitos seqüenciais: Definição de circuitos seqüenciais. Caracterização dos circuitos seqüenciais síncronos e assíncronos. Descrição de estados e máquinas de estados finitos. Função de transição de estado. Diagrama de estados. Especificação binária de circuitos seqüenciais.
- 6- Análise de circuitos seqüências: Comportamento temporal de máquinas de estados finitos.
- 7- Projeto de circuitos seqüência: Registrador de Estado. Células binárias: Latch D, Flip-Flops D, SR, JK, T. Flip-Flop sensível a nível. Flip-Flop sensível a borda de subida e de descida. Parâmetros temporais das células binárias e dos circuitos seqüências: tempo de setup, tempo de hold, atraso de propagação e frequência máxima de operação. Implementação de máquinas de estados finitos. Máquina de Mealy. Máquina de Moore. Equivalência de sistemas seqüências. Procedimento para minimização de estados.
- 8- Circuitos aritméticos: Meio somador. Somador total. Somador com transporte propagado (carry-ripple). Somador com transporte antecipado (carry-lookahead). Representação de números inteiros negativos. Representação sinal e magnitude. Complemento de um. Complemento de 2. Unidade aritmética e lógica.
- 9- Módulos-padrão combinacionais e seqüências: Codificadores, Decodificadores, Multiplexadores. Demultiplexadores. Registradores. Registradores de deslocamento. Contadores.

### **Bibliografia**

- BONATTI, I. & MADUREIRA, M. Introdução à Análise e Síntese de Circuitos Lógicos Editora UNICAMP.
- KOHAVI, Z. Switching and Finite Automata Theory.
- TAUB, H. Digital Circuits and Micro Processors.
- YANO, I.; CAMILO, D.; YABU-UTI, J.B.T. Circuitos Lógicos: Teoria e Laboratório.
- KLIR, G.J. Methodology of Switching Circuits D. Van Nostrand Co.
- HILL, F.J.; PETERSON, G.R. Switching Theory and Logical Design J. Wiley.
- PEATMAN, J.B. The Design of Digital Systems McGraw Hill.
- ABDALA, A.M. Principles of Digital Computer Design Vol. I, Prentice Hall.
- BARTEE, T.C. Digital Computer Fundamentals McGraw Hill
- MAINADIER, J.P. Structure e Fonctionnement des Ordinateurs Larrouse.